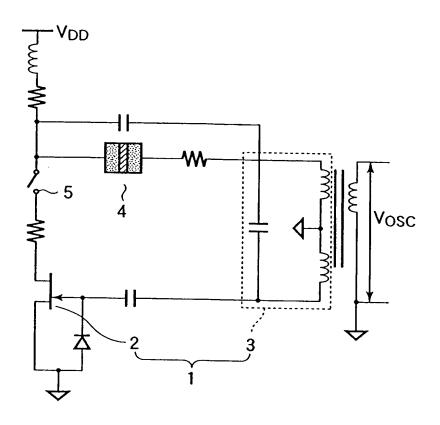
j

図1 本発明の原理的構成の説明図



1:発振回路 2:トランジスタ 3:LC回路 4:磁気抵抗効果素子 5:スイッチング手段

図2 本発明の第1の実施の形態の高感度磁気検知装置の回路構成図

Ì

V

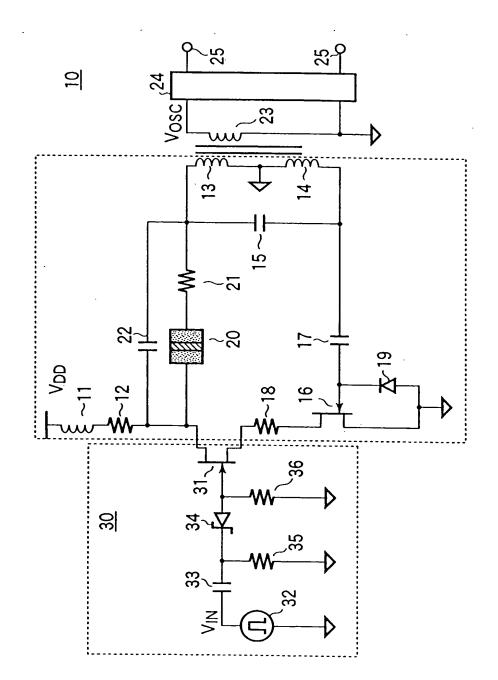
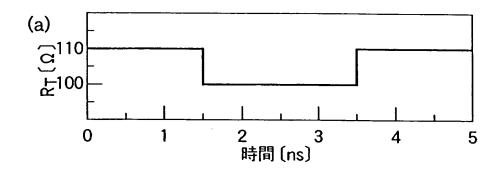
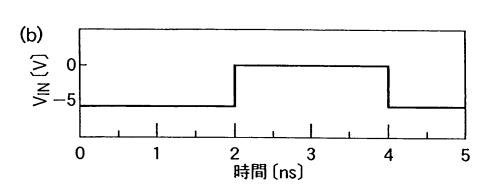


図3 本発明の第1の実施の形態の発振出力結果の説明図

Ì

V





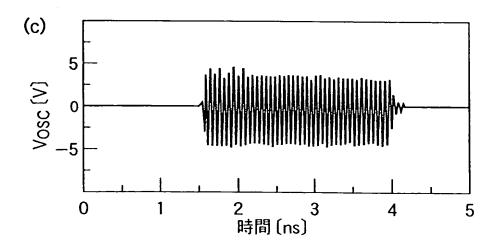


図4

## 本発明の第2の実施の形態の高感度磁気検知装置の回路構成図

